



Prelegere: **Deterministic System Design** **with Time-Triggered Technology**

01.11.2014

Consiliul Școlii Doctorale a facultății de Automatică și Calculatoare va invita să participați Vineri 7 Noiembrie 2014, ora 11, sala ED 010, la prelegerea cu titlul :

“Deterministic System Design with Time-Triggered Technology”.

Prezentarea va fi făcută de dl. Ștefan Poledna, Ph.d., TTTech Computertechnik AG, în calitate de Distinguished Lecturer invitat de Control Systems Chapter, IEEE Romania Section.

Prelegerea se înscrie în aria evenimentelor științifice organizate pentru studenții-doctoranzi de către Școala Doctorală a facultății de Automatică și Calculatoare.